

Corrections à apporter:

ONGLET INFORMATION

- ⇒ Les paramètres passent en Read only.
- ⇒ En lieu et place des valeurs tirées du fichier .VIF, mettre leur correspondance réelle (VIF spécification fourni en PJ).

ONGLET USB-C & PD

- ⇒ Les onglets Power Delivery et Type C fusionnent pour n'en former qu'un.
- ⇒ On garde toujours la distinction entre Type C et PD en créant un cadre pour chaque type de paramètres :

Partie Type C

- Operation mode : remplacer HOST par SOURCE si un STUSB4761 est détecté.
- TYPE-C POWER SOURCE : le paramètre passe en READ ONLY.
- RP_Value: enlever le champ RESERVED

Partie Power Delivery

- VCONN et CABLE_DETECTION sont remplacés par un seul paramètre nommé "Captive cable"
 - Fonctionnement du paramètre « Captive Cable »:
 - CAPTIVE CABLE = NO → VCONN = 1 and CABLE_DETECTION = 1
 - CAPTIVE CABLE = YES → VCONN = 0 and CABLE_DETECTION = 0
- VCONN SWAP :
 - Le labelling devient « VCONN Connection »

USB_VIF/STUSB Parameters	GUI labelling	Default values	Mode
FTP_VCONN_SWAP_CAPA_EN	VCONN Connection	0b1 (default) 0b0 : Ground 0b1 : Powered	READ/WRITE

- SOP Capable : le paramètre passe dans l'onglet INFORMATION et sera en READ ONLY
- SOP P Capable : le paramètre passe dans l'onglet INFORMATION et sera en READ ONLY

ONGLET SOURCE

- ⇒ PDO1:
 - La valeur de l'UVLO est fixée à 3.3V: remplacer le combo box par un text field non modifiable
- ⇒ FLEX_V → modifier le message d'erreur : « No more customizable voltages available ! »
- ⇒ AJOUTER un check d'ordonnement des tensions (WARNING: "PDO must be ranked by increasing voltage values")

- ⇒ Les paramètres **VBUS_TRANS_by_STEP** et **VBUS_TRANS_LSB** sont déplacés dans l'onglet Source sous forme de combo box (initialement dans l'onglet ST Only) :

USB_VIF/STUSB Parameters	GUI labelling	Default values	Mode
VBUS_TRANS_BY_STEP	Stepping Time	0b000	READ/WRITE
VBUS_TRANS_LSB	Stepping Voltage	0b00	READ/WRITE

- ⇒ Pour le résumé des PDO, remplacer :
- COLONNE: FIXED VOLTAGE (V)
 - COLONNE: CURRENT (A)
 - Default Profile (actuellement PDO max current)
 - Temperature Safe Profile (actuellement PD Power)
- ⇒ Dans le résumé des PDO:
- Retirer la colonne Power
 - Ajouter une colonne pour les LUT_SRC_PDOX_OTP_I
 - Ajouter une colonne pour les (LUT_SRC_PDOX_OTP_I/2)
- ⇒ Les paramètres suivants sont déplacés dans l'onglet Circuit Parameters dans un cadre nommé « Current regulation » :
- Discharge time to transition :
 - Discharge time to 0V :
 - OCP threshold
 - remplacer low par 12.5%
 - remplacer high par 25%
 - « Constant current reference » (paramètre **CC_ORDER_SEL**) : remplacer le text field par un combo box :

USB_VIF/STUSB Parameters	GUI labelling	Default values	Mode
CC_ORDER_SEL	Constant Current reference	0b00 (default) 0b00 : Current from selected PDO 0b01 : SINK maximum current 0b10 : SINK operating current	READ/WRITE

ONGLET Engineering PARAM :

- ⇒ Le labelling de l'onglet devient MODE Engineering
- ⇒ Write NVM File : le labelling devient Export NVM File
- ⇒ Read NVM File : le labelling devient Import NVM File
- ⇒ Les boutons Write NVM file et Read NVM file sont à déplacer dans la barre du haut de la GUI.

ONGLET ST Only

- ⇒ Le labelling de l'onglet devient : ST Parameters

TOP of the GUI

- ⇒ READ BOARD : le labelling devient READ IC
- ⇒ WRITE BOARD : le labelling devient FLASH IC
- ⇒ Read VIF/PIF Files : le labelling devient Import VIF/PIF
- ⇒ Write VIF/PIF Files : le labelling devient Export VIF/PIF

Nouvelle fonctionnalité souhaitée :

Boucle de synchronisation :

Lorsque l'utilisateur charge une configuration depuis un circuit, un fichier de NVM ou encore un couple .VIF/.PIF, un message doit l'avertir que la configuration de l'interface diffère de celle qui a chargé au départ s'il modifie des paramètres.

Bugs détectés :

Environnement de test : PC Windows10 et Java Runtime Environnement installé.

Advanced access:

Une fois le mot de passe rentré dans l'interface, les onglets ST Only et Engineering PARAM se débloquent, mais il y a un « effet mémoire » qui persiste. Lorsque l'on ferme la GUI et qu'on la relance, les onglets sont disponibles sans que l'on ait besoin de remettre le mot de passe.

Write NVM File:

La sauvegarde du fichier fonctionne bien, mais le contenu est mal écrit. Les lignes sont à la suite et non en matrice.

Read NVM File:

Le remplissage de la matrice de paramètre dans l'onglet Engineering Param est erroné sur les registres 0xC6 et 0xE6. Le message d'erreur apparaît alors même que le remplissage se fait presque correctement. Je te joins le fichier utilisé pour tester l'import de la NVM (« 4761_cut1.1CONFIG.txt »). D'autres tests sont en cours pour vérifier d'autres possibilités d'erreurs.

Import Register Fields:

Aucun problème sur l'export, cependant la valeur des paramètres est collée au nom du paramètre. Il faudrait modifier le caractère de séparation par un TAB.

Discharges time :

Les labellings sont à inverser sur les combo box:

- Discharge time to 0V: de 84ms à 1260ms par pas de 84ms
- Discharge time to transition: de 24ms à 360ms par pas de 24ms